PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-236878

(43)Date of publication of application: 23.08.1994

(51)Int.CI.

H01L 21/3205

(21)Application number: 05-021145

1145 (71)Applicant :

KAWASAKI STEEL CORP

(22)Date of filing:

09.02.1993

(72)Inventor:

KONDO HIDEKAZU

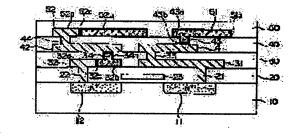
OOTA TOMOHIRO

(54) METAL WIRING

(57)Abstract:

PURPOSE: To provide a metal wiring of certain structure wherein Cu is hardly diffused into an Al wiring at a junction interface between a Cu wiring and an Al wiring of the metal wiring of a semiconductor device.

CONSTITUTION: In a metal wiring structure provided inside a semiconductor device, a barrier layer 43b is interposed at a joint between a first copper wiring 41 and a second aluminum alloy wiring 51.



LEGAL STATUS

[Date of request for examination]

02.02.2000

[Date of sending the examiner's decision of rejection]

15.10.2002

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-236878

(43)公開日 平成6年(1994)8月23日

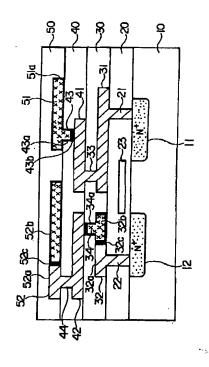
(51) Int.Cl. ⁵ H 0 1 L 21/32	識別記号 /3205	庁内整理番号 7514-4M 7514-4M	FI	技術表示箇所		
			H01L 審査請求	21/ 88	M N	
				未請求 請求項の数 2	OL (全 4 頁)	
(21)出願番号	特願平5-21145		(71)出願人	000001258		
				川崎製鉄株式会社		
(22)出願日	平成5年(1993)2月9日			兵庫県神戸市中央区北本町通1丁目1番28		
				号		
			(72)発明者	近藤 英一		
			1	千葉県千葉市中央区川原	崎町1番地 川崎製	
				鉄株式会社技術研究本	部内	
			(72)発明者	太田与洋		
				千葉県千葉市中央区川崎	崎町1番地 川崎製	
				鉄株式会社技術研究本	部内	
			(74)代理人	弁理士 長谷川 芳樹	(外3名)	

(54) 【発明の名称】 金属配線

(57)【要約】

【目的】 本発明は、半導体装置の金属配線におけるCu 配線とAI配線との接合界面において、CuがAI配線中に拡 散しない構造を提供することを目的とする。

【構成】 半導体装置に設けられる金属配線構造において、銅からなる第1の配線41と、アルミニウム合金からなる第2の配線51の接合部分にはバリア層43bが介在していることを特徴とする。



(2)

特開平6-236878

【特許請求の範囲】

【請求項1】 半導体装置に設けられる金属配線におい て、

銅又は銅合金からなる第1の配線と、

アルミニウム又はアルミニウム合金からなる第2の配線

前記第1の配線と、前記第2の配線との接合部分には銅 の拡散を防止する導電性パリア層が介在していることを 特徴とする金属配線。

【請求項2】 前記導電性パリア層としては、VIII 10 族金属又はVIII族金属の化合物が用いられることを 特徴とする請求項1に記載の金属配線。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体装置に設けられ る金属配線の構造に関するものである。

[0002]

【従来の技術】近年、半導体装置は、LSIからVLS Iへ、さらにはULSIへとその集積度を向上させてお り、これにともない配線の幅やコンタクトホールの径に 20 おける微細化が著しく進んでいる。

【0003】このような技術開発の進展において、半導 体装置の配線としてCuやCu合金を用いる技術(特開平2 - 1 1 9 1 4 0 等)が開示されているが、Cuを用いた配 線はAIを用いたものに比べ、配線の劣化や切断等が起こ りにくいという特徴を有する反面、微細加工が困難であ り、また、加工コストも大きいこと等の欠点がある。そ のため、半導体装置内の全ての配線にCuを用いるのでは なく、特に信頼性が要求される部分にCuを用いて、他の 部分はAIを用いるようになった。

【0004】例えば、多層配線間のヴィア孔や、素子と 配線間のコンタクト孔にのみCuを用いたり、金属配線の 一部分にのみCuを用いたり、或いは電源ラインにのみCu を用いたりすることがある。

[0005]

【発明が解決しようとする課題】このように、Cu配線と AI配線とを共用し、これらを接続するときは当然のこと ながら両者の間に接合界面が生じることになる。

【0006】しかし、このような接合界面においては、 外部から加わる熱や配線を流れる電流によって生じるジ 40 ュール熱等により、Cu配線中に含まれるCuがAI配線中に 拡散する場合がある。このために接合界面において電気 的な接続が不十分となる等して接合抵抗の上昇を招いた り、また、配線自体の物理的強度の低下を招いたりし て、配線の信頼性を損なうことがある。

【0007】そこで、本発明は、上記問題点を解決する 金属配線を提供することを目的とする。

[8000]

【課題を解決するための手段】上記問題点を解決するた

いて、銅又は銅合金からなる第1の配線と、アルミニウ ム又はアルミニウム合金からなる第2の配線とを有し、 第1の配線と、第2の配線との接合部分には同の拡散を 防止する導電性パリア層が介在していることを特徴とす

【0009】また、導電性パリア層としては、VIII 族金属又はVIII族金属の化合物が用いられることが 望ましい。

[0010]

【作用】上記の構成によれば、AI配線と、Cu配線とはバ リア層を介して接合されており、Cu又はCu合金と、Al又 はAI合金とが直接接触することがないので、両者が直接 反応し会うことがなく、このためCu配線に含まれるCuが AI配線中に拡散することがない。

[0011]

【実施例】以下、添付図面を参照して本発明の実施例に ついて説明する。なお、図面の説明において同一要素に は同一符号を付し、重複する説明は省略する。

【0012】図1に基づいて本実施例に係る半導体装置 について説明する。本実施例に係る半導体装置は、n+ 領域11、12を有するp-Si基板10上には、SiO2 か らなる第1絶縁膜20が形成されている。n+ 領域11 と、n⁺ 領域12との間に形成されるチャネル領域上方 にはゲートポリシリコン23が設けられている。このゲ ートポリシリコン23は第1絶縁膜20内に形成されて いるものである。n+ 領域11、12の上方にはAl合金 からなる直径 0.5μmのコンタクトプラグ21、22が それぞれ設けられており、このコンタクトプラグ21、 22は、第1絶縁膜20に穿設されたコンタクト孔に埋 め込まれている。

【0013】この第1絶縁膜20上には厚さ1 μmの金 属配線31、32が形成されている。金属配線31はAl 合金からなり、直径 0.5μ mのコンタクトプラグ 2.1 を 介してn+ 領域11と電気的に接続されている。金属配 線32は、AI合金配線部32aとCu配線部32bとを有 している。Cu配線部32bと、AI合金配線部32a及び 第2絶縁膜30との間にはパリア膜として膜厚 0.1μm のPd膜32cが設けられている。Al合金配線部32a は、直径 0.5μ mのコンタクトプラグ 2.2を介して n^+ 領域12と電気的に接続されている。

【0014】金属配線31、32の形成された第1絶縁 膜20上には、さらにSiOz からなる第2絶縁膜30が 形成されている。第2絶縁膜30上にはAl合金からなる 厚さ1μmの金属配線41、42が形成されている。金 属配線 4 1 は直径 0.5μmのヴィアプラグ3 3を介して 金属配線31と電気的に接続されている。金属配線42 は直径 0.5μmのヴィアプラグ34を介して金属配線3 2と電気的に接続されている。これらヴィアプラグ3 3、34は、第2絶縁膜30に穿設されたヴィア孔にそ めに、本発明は、半導体装置に設けられる金属配線にお 50 れぞれ埋め込まれている。ヴィアプラグ33は、Al合金

20

30

で形成されている。ヴィアプラグ34は、Cuによって形成されている。ヴィアプラグ34と、絶縁膜30及び金属配線42との間にはパリア層である厚さ 0.1μ mのPd 膜34aが設けられている。

3

【0015】金属配線41、42の形成された第2絶縁膜30上には、さらに $S1O_2$ からなる第3絶縁膜40が形成されている。第3絶縁膜40上には厚さ 1μ mの金属配線51、52が形成されている。

【 $0\ 0\ 1\ 6$ 】金属配線 $5\ 1$ はCuにより形成されている。 金属配線 $5\ 1$ と保護膜 $5\ 0$ とが接する部分には、膜厚 0.1μ mのPd膜 $5\ 1$ aが設けられている。この金属配線 $5\ 1$ は直径 0.5μ mのヴィアプラグ4 3 を介して金属配線 $4\ 1$ と電気的に接続されている。ヴィアプラグ4 3 は、Cuにより形成されている。絶縁層 $4\ 0$ 及び金属配線 $4\ 1$ とヴィアプラグ4 3 との間にはバリア層である厚さ 0.1μ mのPd膜 $4\ 3$ bが設けられている。

【0017】金属配線 52は、Al 合金配線部 52 a と Cu 配線部 52 b とを有している。Cu 配線部 52 b と、保護 膜 50 及びAl 合金配線部 52 a との間には、パリア膜として膜 90.1μ mのP d膜 90.1μ mの90 d膜 90.1μ mの90 di 90.1μ mo90 di 90

【0018】上記ヴィアプラグ43、44が、第3絶縁 膜40に穿設されたヴィア孔に埋め込まれていることは いうまでもない。

【0019】そして、表面上に金属配線51、52の形成された第3絶縁膜40上には、保護膜50が形成されている。

【0020】なお、上記のAI合金は、AIに1%重量のSi と、 0.5%重量のCuとが添加されたものである。このよ うにAI中にCuを加えたのは、AI自身の耐性を高めるため である。

【0021】このように、AI合金からなる配線と、Cuからなる配線との間にパリア層を設ければCuとAI合金とは直接接触しないので、半導体装置を作動したときに発生する熱によりCuがAI合金中に拡散することを防ぐことができる。また、Cu配線と絶縁膜との間にもパリア層が設けられているので、絶縁膜中にCuが拡散することもない。

【0022】このようなバリア層がない場合は、AI配線とCu配線とが時間が経つに連れて互いに反応して、Cu2AI、CuAI、CuAI2、CuSi等の種々の反応層を生じることがある。このような反応層の形成は完成した半導体装置のみならず、製造過程においても問題となる。つまり、絶縁膜を堆積させる等の時には基板を高温に曝すことになるが、このときバリア層がなければ、上記と同様にAI配線とCu配線とが互いに反応して、やはり反応層を生じてしまうからである。

【0023】このような反応層は、金属配線に比べると 比抵抗が多きいため、電圧損失が大きくなり、また、ジュール熱も大きくなるので配線部分の局所的温度上昇を もたらし、この結果、エレクトロマイグレーションやストレスマイグレーションを加速することになり配線の劣化や切断を引起こすことになる。また、このような反応 層は、機械的強度が弱く破壊しやすい上に周囲の金属配線との膨脹率の差も大きいために、半導体装置の製造中にCu配線とAI配線との接合界面で劣化が生ずることもあ る。

【0024】従って、本発明は上記の反応層の形成をパリア層によって防ぐことができるので、既述した配線の 劣化や切断を防ぐことができる。

【0025】このパリア層は少なくともAI配線とCu配線との界面に存在すればよく、パリア層を形成する材料が配線以外の部分についても広がっている場合であっても良い。

【0026】なお、バリア層としては、本実施例で用い たPd以外であっても、伝導性を有する材料で、製造中や 使用中の温度雰囲気でAI配線とCu配線とが直接反応する ことを防ぐことができるものであれば金属、非金属、金 属化合物を問わず用いることができる。このような物質 として具体的には、Nb、Mo、Ta、W、Re、Hfなどの高融 点金属、V、Cr、Mn、Fe、Co、Ni等の典型遷移金属、P d、Pt、Ru、RhなどのVIII族金属、Ag、Au等のIB 族金属、TIN等の窒化物、TiB2、ZrB2、LaB6 等の 硼化物、WS12 、MoSi2 、Crs Si等の珪素化合物、Ti C、ZrC等の炭化物、その他TiW、Biz Tez 、 Bi-r C x 等の各種化合物を挙げることができる。この中でも特 に、本実施例で用いたPdを代表とするPi、Ru、Rh等のV I I I 族金属あるいはこれらの化合物(例えば、Pt・) B, PtB, Pds Si, PdSi, Pd2 Si, PdPs , Pds P, Pta Al、Pts Ala、Pta Ala) は、優れた材料として評ジ **「価できる。VIII族金属、あるいはこれらの化合物** は、安定でかつVIII族金属の原子量が大きいため、 Cuとの相互拡散が抑制されるからである。

【0027】本実施例に係る半導体装置には次のような特徴がある。

【0028】即ち、現在、各種半導体装置の内部配線としては、一般的にAIやAI合金が用いられているが、一方で、半導体装置の集積度を向上させるための高集積化が進む一方でその弊害として、配線の上下に形成されている絶縁膜等との間に生ずる応力を起因とするストレスマイグレーションによる配線の劣化や切断、あるいはエレクトロマイグレーションによる通電中の配線の劣化・切断が大きな問題となっている。

【0029】これに対し、本発明では、半導体装置の内 部配線やコンタクトプラグのうちで特に高い信頼性が要 求される部分にCuを用いているので、これらの問題が起 50 こりにくい。その理由は、第1に、CuはAIに比べて抵抗 (4)

特關平6-236878

5

値が低いため、ジュール熱による温度上昇が低いうえに 伝搬遅延時間も短いこと、第2に、CuはAIに比べて高融 点であるため、高温強度が高いこと、第3に、CuはAIに 比べて原子量が大きいため、エレクトロマイグレーショ ンやストレスマイグレーションが発生しにくいことが挙 げられる。なお、本実施例に係る金属配線の形成方法に ついては特に限定されるものではなく、例えば、スパッ 夕蒸着法、抵抗加熱蒸着法、電子ビーム蒸着法などの物 理気相蒸着法(PVD)や化学気相成長法(CVD)等 のほか、液相メッキ法などを用いることもできる。特 に、CVDを用いた場合には、数百度以上の高い温度で 処理されることから本発明の効果が特に発揮されること になる。

【0030】また、パリア沿うの形成方法についても特に限定されるものではなく、前述した金属配線と同様に、例えば、スパッタ蒸着法、抵抗加熱蒸着法、電子ビーム蒸着法などのPVDやCVD等のほか、液相メッキ法などを用いることもできる。

[0031]

【発明の効果】以上、詳細に説明したように、本発明によれば、AI若しくはAI合金からなる配線と、Cu若しくはCu合金からなる配線との間にパリア層を設けるので、CuとAIとが直接反応し会うことがないため、CuがAI合金中に拡散することを防ぐことができる。このためエレクトロマイグレーションやストレスマイグレーションを抑制し、また機械的強度を保つことができるので配線の劣化や切断を防止して信頼性の高い金属配線を得ることができる。この結果、本発明に係る金属配線を用いた半導体装置の寿命および信頼性は著しく向上する。

6

【図面の簡単な説明】

【図1】本実施例に係る半導体装置の断面図である。 【符号の説明】

10…Si基板、20,30,40,…絶縁膜、22,23…コンタクトプラグ、31,32,41,42,51,52…金属配線、33,34,43,44…ヴィアプラグ。

【図1】

